



Die VITES GmbH ist ein innovatives Unternehmen der IABG-Gruppe mit Fokus auf Entwicklung und Vermarktung von breitbandigen High-Performance-Funksystemen für professionelle Einsatzgebiete. Systeme mit vollelektronischem Beam Steering auf Basis von Phased-Array-Technologie und Software Defined Radio (SDR) sind der Kern unserer Entwicklungen. SATCOM-On-The-Move-Terminals (SOTM) für die kommenden europäischen LEO-Satelliten-Konstellationen, Datenlinks für terrestrische Anwendungen sowie breitbandige Funklösungen für Behörden und Organisationen mit Sicherheitsaufgaben bilden das derzeitige Portfolio.

## Unser Angebot

- Anspruchsvolle, abwechslungsreiche und unbefristete Tätigkeit
- Attraktive Konditionen und Sozialleistungen, Home-Office-Regelung
- Moderner, heller Arbeitsplatz im Grünen mit kleinen Büros, Notebooks und leistungsfähiger IT
- Parkplätze und Fahrradabstellmöglichkeiten direkt vor dem Gebäude, Ladestationen in Planung
- Hervorragendes Arbeitsumfeld und exzellenter Team-Spirit
- Wachsendes Unternehmen mit interessanten Perspektiven für Ihre berufliche Entwicklung
- Regelmäßige Möglichkeiten zur Weiterbildung auf individueller Basis

Bringen Sie Ihr Fachwissen mit Eigeninitiative, Leistungsfähigkeit und Gestaltungsvermögen ein!

Für die Weiterentwicklung unserer innovativen Plattformen und für die Entwicklung neuer Produkte suchen wir zum nächstmöglichen Zeitpunkt in Vollzeit (40- Std./Woche) einen

## ***Senior FPGA-Designer Digitale Signalverarbeitung (m/w/d)***

Ref. Nr. 2023-01-505

### **Ihre Tätigkeiten / Aufgaben**

Entwicklung von FPGA-Logik bzw. Signalverarbeitungssoftware für breitbandige Wireless-Systeme, im Detail:

- Zusammenarbeit mit System-Engineering bei Auslegung und Verifikation von Algorithmen für Software Defined Radio & DSP-Funktionen
- Implementierung der o.g. Algorithmen in FPGA-Logik (VHDL, Verilog, HLS) oder Software (C, C++) sowie ggf. ihre Simulation und Optimierung
- Verifikation und Validation der SDR/DSP-Funktionen mit geeigneten Methoden
- Verifikation der DSP-Logik für die Implementierung / Umsetzung in ASICs
- Technische Abstimmungen der DSP-Funktionen innerhalb der ASIC-Spezifikation
- Auswahl, Evaluation und Integration von 3rd-Party IP-Cores
- Durchführung bzw. Unterstützung von Tests auf Modul-, Subsystem- und Systemebene
- Mitarbeit bei der Produkt- / Baugruppenspezifikation

### **Standort**

IABG-Campus in Ottobrunn bei München

### **Ihre Qualifikation**

- Mehrjährige Berufserfahrung aus einem für die Tätigkeit relevanten Umfeld
- Abgeschlossenes Studium der Nachrichtentechnik, Informatik (oder vergleichbar) mit Schwerpunkt Signalverarbeitung
- Praktische Erfahrung in FPGA-Design und digitaler Signalverarbeitung

- Weitreichende Kenntnisse und Erfahrungen in den folgenden Bereichen
  - Digitale Übertragungstechnik
  - Kanalkodierung, Modulationsverfahren, digitale Filter, etc.
  - Digitalen Signalverarbeitung, zugehörige Logik-Architekturen und Strukturen
  - FPGA-Architekturen
  - FPGA-Design-Strategien, Methoden und Tools z.B. HLS, Vivado
  - Programmiersprachen: C/C++, VHDL, Verilog
  - Simulation und Test mittels Matlab / Simulink
  - Continuous Integration unter Zuhilfenahme von Jenkins / Gitlab
- Grundkenntnisse in analoger und digitaler Elektronik
- Gutes mathematisches Verständnis
- Teamfähigkeit, hohe Flexibilität, schnelles Einarbeiten in neue Themen, selbständiges, eigenverantwortliches Handeln
- Gute Deutsch- und Englischkenntnisse in Wort und Schrift
- Sicheres, positives und motivierendes Auftreten

Bei Interesse richten Sie bitte Ihre vollständigen Bewerbungsunterlagen inkl. frühestmöglichem Eintrittstermin und Gehaltsangabe an:

VITES GmbH  
Human Resources  
Einsteinstr. 32  
85521 Ottobrunn

Fon: +49 89 6088 4600  
Email: [HR@vites-gmbh.de](mailto:HR@vites-gmbh.de)

Weitere Informationen über unser Unternehmen finden Sie unter:

[www.vites.de](http://www.vites.de)